



Demande de brevet déposée pour la Suisse et le Liechtenstein
 Traité sur les brevets, du 22 décembre 1978, entre la Suisse et le Liechtenstein

⑫ **FASCICULE DU BREVET** B5

Pièces techniques conformes au fascicule annexé de la demande no 690 157G

- ⑲ Numéro de la demande: 02388/95
- ⑳ Date de dépôt: 22.08.1995
- ㉓ Priorité: 26.09.1994 FR A94/11439
- ④② Demande publiée le: 31.05.2000
- ④④ Fascicule de la demande publiée le: 31.05.2000
- ④④ Brevet délivré le: 15.11.2000
- ④⑤ Fascicule du brevet publiée le: 15.11.2000

⑦③ Titulaire(s):
 CSEM Centre Suisse d'Electronique
 et de Microtechnique S.A.,
 Recherche et Développement 71,
 rue de la Maladière, 2007 Neuchâtel (CH)

⑦② Inventeur(s):
 Piguet, Christian, Neuchâtel (CH)
 Perotto, Jean-Félix, Colombier NE (CH)
 Marchal, Pierre, Valangin (CH)

⑤⑥ Rapport de recherche au verso

⑤④ **Dispositif multitâche de traitement de séquences d'instructions.**

⑤⑦ Le dispositif comprend des moyens de stockage (ROM) de N séquences d'instructions correspondant à N tâches différentes, des moyens (B) pour activer une pluralité quelconque desdites tâches, et des moyens pour entrelacer les exécutions des instructions des tâches actives. Il comprend en outre des moyens de traitement en pipeline de M phases successives de chacune de plusieurs instructions entrelacées, et un gestionnaire de tâches (G) sensible à des événements impliquant l'activation desdites tâches pour commander les moyens de traitement de manière à assurer l'exécution en pipeline des phases successives des instructions entrelacées des tâches actives.
 Application à la microélectronique horlogère.

